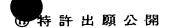
®日本国特許庁(JP)



② 公開特許公報(A) 平4-125947

®Int.Cl.⁵

識別記号

庁内整理番号

43公開 平成4年(1992)4月27日

H 01 L 21/66

Z P 7013-4M 7013-4M

審査請求 未請求 請求項の数 1 (全6頁)

図発明の名称 成膜システムのフィードパツク装置

②特 願 平2-246567

20出 願 平2(1990)9月17日

@発 明 者 土 岐 雅 彦 神奈川県川崎市中原区上小田中1015番地 富士通株式会社

内

⑩発明者中村光宏神奈川県川崎市川崎区田辺新田1番1号富士電機株式会

社内

⑫発 明 者 池 上 春 彦 神奈川県川崎市川崎区田辺新田1番1号 富士電機株式会

社内

创出 顋 人 富士通株式会社

勿出 顋 人 富士電機株式会社

砂代 理 人 弁理士 山口 巖

神奈川県川崎市中原区上小田中1015番地

神奈川県川崎市川崎区田辺新田1番1号

明細書

1. 発明の名称

成膜システムのフィードバック装置

- 2. 特許請求の範囲
- 1) 成膜プロセスを決定するデータとしてのレシ ピに基づいて半導体製造装置を作動させ成膜を行 わせる成膜システムにおいて、

前記成膜プロセスを最適に実行するのに必要な 規定データを備え、

前記規格データは少なくとも基準成膜速度,各種の評価項目別の基準値,この各基準値に対する許容範囲,各種の基準プロセスパラメータを含むようにし、

前記レシピに基づき試験的に成膜されたテストピースを検査して得られた膜厚および前記評価項目別の評価値の入力に基づいて所定の演算を行い、前記規格データの基準成膜速度および基準プロセスパラメータを更新する手段と、

前記テストピースについての評価値と前記規格 データにおける当該評価項目に対する基準値との 差が、同じく規格データ中の対応する許容範囲を 越えたときは、前記半導体試験装置をメンテナン スすべき旨の信号を出力する手段とを備えたこと を特徴とする成膜システムのフィードバック装置。 3. 発明の詳細な説明

【産業上の利用分野】

本発明は C V D などの成膜プロセスを決定する データとしてのレシピに基づいて半導体製造装置 を作動させ成膜を行わせる成膜システムにおいて、 前記レシピデータおよび半導体製造装置をメン テナンスするためのフィードバック装置に関する。

なお以下各図において同一の符号は同一もしく は相当部分を示す。

【従来の技術】

この種の成膜用半導体製造装置において、半導体ウェハに対する実成膜処理がどのように行われるかを説明する。この半導体製造装置を作動させ成膜プロセスを自動的に実行するために、まずレシピ(recipe、つまり処法、製法の意)とよばれる工程別の各種条件データを備えたデータが存在

する。一般にこのレシピデーとは、前処理工程、 実成膜処理工程、後処理工程のそれぞれの工程に おける装置パラメータとしての条件データが格納 されており、このパラメータを様々に変更するこ とにより、同じ半導体製造装置でも種々の成膜を 実現できる。

従って装置の使用者は、このレシピ内の条件データを操作し、例えば膜の厚さ、膜の質(均一性、等)、膜成長の速度等が自分の目的に合致するような膜を得るための実験を繰返し行っている。これらの条件データはレシピというデータにより管理され、得た膜と1対1で管理される。

【発明が解決しようとする課題】

そこである特定の成膜をするレシピデータに注 目して考えると、このレシピデータにより運転された装置は、全て同一膜質、膜厚のウェハを生産する答である。これは装置の特性の信頼性に関わる問題であり、完成された半導体製造装置においては、このプロセスの再現性は保証されている答である。ところが、この完成された装置において

装置を作動させ成膜を行わせる成膜システムにお いて

前記成膜プロセスを最適に実行するのに必要な 規格データ(3 など)を備え、

前記規格データは少なくとも基準成膜速度(3 Cなど),各種の評価項目別の基準値(3 Dなど),この各基準値に対する許容範囲(3 Bなど),各種の基準プロセスパラメータ(Pなど)を含むように

前記レシピに基づき試験的に成膜されたテストピースを検査して得られた膜厚および前記評価項目別の評価値の入力に基づいて所定の演算を行い、前記規格データの基準成膜速度および基準プロセスパラメータを更新する手段と、

前記テストピースについての評価値と前記規格 データにおける当該評価項目に対する基準値との 差が、同じく規格データ中の対応する許容範囲を 越えたときは、前記半導体試験装置をメンテナン スすべき旨の信号を出力する手段とを備えた』も のとする。 も同一レシピにより では を行った場合に、成別を行った場合に、成別を行った場合には、なないの原因は、成別を行っての原因は、成別を行っての原因の反応を行って、立るの原因を行って、立るとのである。このため半導体製造を使用を行って、類繁に装置のメンテナンスを行い運用を行って、る。

そこで本発明は反応室の特性に応じて自動的に プロセス条件を変化させることができる成膜シス テムのフィードバック装置を提供することにより、 前記のメンテナンス回数を減少しようとするもの である。

【課題を解決するための手段】

前記の課題を解決するために本発明の装置は、 『成膜プロセスを決定するデータとしてのレシピ (限定レシピ1-1など) に基づいて半導体製造

【作 用】

前記の各種の評価値、基準値、プロセスパラメータの算出計数から最新の最適プロセスパラメータを算出して今までの対応するプロセスパラメータを更新する手段を設けることにより、成膜プロセスへのフィードバックを可能にしたものである。

【実施例】

以下第1図ないし第4図に基づいて本発明の実施例を説明する。

第3図は本実施例におけるレンビデータの構成 図である。このレンビデータは半導体製造装置 (図外)が自動的に実行する成膜プロセス(なおここで該プロセスは以下に述べる下位のプロセス 全体を包含する意味を持つものとする)全体の動 作内容を決定するデータである。第3図において 1はレンビデータ(単にレンピともいう)であり、 1Aはレンピ名、1Bは当該レンピを実行する際 の下位プロセスとしてのプロセスの順番を示すプロセス番号である。

このときの成膜評価の規格となるデータである。

この規格データ3の内部データは、レシピ名3A(但しこのレシピ名3Aはレシピデータ1中のレシピ名1Aと同じである)、T.P.作成時の反応プロセスの時間としてのTP成膜時間tk,このレシピにおける反応プロセスの成長速度(以下Growth Rate を略しG.R.という)としての経境速度3C,膜質の良否を判断するための評価項目1~nについての基準値3D,この各評価容範囲1~n別の基準値についてのそれぞれの許容範囲3E,膜厚に影響を与える各種のパラメータP(P1~P)~P®)、各最新の基準プロセスパラメータP(P1~P)~P®)、各最新の基準プロセスパラメータP1~P®)、各最新の基準プロセスパラメータP(P1~P)~P®)、各最新の基準プロセスパラメークP(P1~P)~P®)、各最新の基準プロセスパラメークP1~P®)、各最新の基準プロセスパラメークP1~P®)、各最新の基準プロセスパラメークP1~P®)、各最新の基準プロセスパラメークP1~P®)、各最新の基準プロセスパラメークP1~P®)、各最新の基準プロセスパラメークP1~P®)、

第1図はレシピデータ1によってテストピースに対し仮の成膜を行った結果により、規格データ3を更新する手順の説明図である。なお以下S1~S6の符号はこの手順のステップを示す。

本発明の対象となるレシピデータ1は規格デー

れぞれ意味する。

2は半導体製造装置を構成する各機器の、前記プロセス番号1Bに該当するプロセスでの状態 (例えばガス1を××cc流すとか、バルプ〇番と △番を開けるといった状態)を定義したプロセスデータであり、第1図のようにプロセスデータ2 は各バルプの開閉状態を示すデータ2A や各種のプロセスパラメータを構成されている。そしてこのプロセスデータ2はレシピデータ1の下位データとしてレシピ名1A とプロセス番号1B との指定によって検索可能なようにこの成膜システムに格納されている。

第4図は各レシピデータ1に対応して設けられている規格データの構成を示す。この規格データ3とは、レシピデータ1によって実際に半導体製品の成膜を行うに先立って、前記レシピデータ1によって試作品としての半導体ウェハ(テストピース、T.P.とも略す)を用いて仮成膜を行い、この成膜の良否を検査によって評価し、その結果によってレシピデータ1の内容の修正を行うが、

タ3を持つレシピであり、このレシピ1を特に限 定レシピ1-1といい、名前は固定である。この 限定レシピ1-1がプロセスフィードバック可能 なレシピとなる。ユーザは実成膜を行う前に、T. P. による半導体製造装置の評価用運転を実行す る。これは限定レシピ1-1による運転で、かつ レシピュー1内のプロセス属性1D の記号が"R" の反応プロセスの保持時間 1 C としてはこの限定 レシピI-1内の保持時間値tBでなく(tBは 製品製作時に適用されるもので、テストピースに は適用されない)、規格データ3内に登録されて いるT. P. 成膜時間tk を用いて運転される (S1)。この運転後に、成膜処理されたウェハは 検査され、膜厚,及び膜質を評価する評価項目1 ~nまでの評価値を得て、この成膜システムの評 価用プログラムに入力される (S2)。

そこでこの評価用プログラムは新たな基準 G。 R. と基準プロセスパラメータ P (P1 ~ Pm)の 算出と評価を行う。新基準 G. R. は T. P. 成 膜時間 t k と入力された膜厚から求められ(S3)、 新たな基準プロセスパラメーダ P は以下の式より 求められる(S 4)。

ここで

Pjold : 規格データ3中の基準プロセスパラメータPのj番目のパラメータで、T.P.製作前に登録されていた基準プロセスパラメータの値、Pjnew: T.P.の評価によってPjold に代って新に登録される基準プロセスパラメータの値、

基準値 j : 規格データ 3 中の j 番目の評価項目の基準値 3 D の値、

評価値 j : 前配の j 番目の評価項目の評価値、 k j : 規格データ 3 中に予め登録されている j 番目のプロセスパラメータ算出係数、

である。但しこの場合 1 ~ m 番までの評価項目はそれぞれ基準プロセスパラメータ P 1 ~ P m に対応する内容となるように予め配列されているものとする。

このようにして計算された新基準 G. R. およびPjnew (新基準プロセスパラメータ) を規格デー

また先に説明したT. P. 運転によって得たT. P. についての各評価値と、これに対応する規格データ3内の基準値3D との差が同じく規格データ3内にある各対応する評価値の許容範囲3E 内に入っていなければ、前記評価プログラムが自動的に半導体製造装置のメンテナンスを行うべき旨の通知をユーザに行うようにし、この場合はプロセスへのフィードバック(つまり、規格データ3、レシピ1、プロセスデータ2の更新)は実行されない

【発明の効果】

本発明によれば、レシピデータ以外に規格デー タを持たせることとしたので、製品を製作する直 タ 3 内にそれぞれ従来の対応するデータ 3 C, P; に置換わる新たな基準データとして更新登録する (S 5, S 6)。 なおこの更新は全ての基準プロセスパラメータ P 1 ~ P ■ に対して行われることはいうまでもない。

次に製品製作(実成膜)のための半導体製造装置の運転を実行するが、この場合の前記限定レシピデータ1-1および規格データ3の運用方法を第2図を用いて説明する。なお以下S11~S13の符号は第2図中のステップを示す。

この場合レシピ名と処理枚数を指定入力する。もしレシピ1が限定レシピ1-1の場合には膜でしたで、で成長させる関連ではではでは、ではではではではではではです。(S11)。そして先規のではでは、R. 3 C の値とここで間1 C の値 t R を計算し、限定レシピ1-1内の反応では、での例ではプロセスR)の今までの保持時間 t R を書き替える(S12)。

また前記反応プロセス (プロセスR) のプロセ

前の装置状態にマッチしたプロセスの構築、すなわちプロセスデータへのフィードバックが可能になり、成膜の再現性が保証される。また、許容範囲内データとの比較により、プロセス再現性が満足されるかどうかのチェックが行なえ、装置メンテナンスの時期をユーザに知らせることも可能である。

4. 図面の簡単な説明

第1図は本発明の一実施例としてのテストピースに基づく規格データの更新手順の説明図、

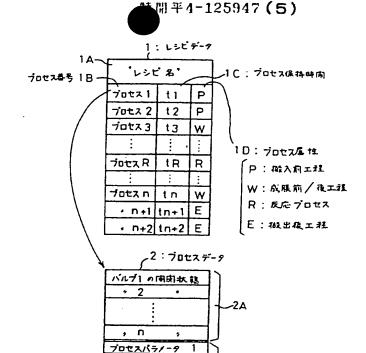
第2図は同じく製品製作(実成膜)の手順の説 明図、

第3図は同じくレシピデータおよびプロセスデータの構成を示す図、

第4図は同じく規格データの構成を示す図である。

1 (1-1): レシピデータ、 (1-1:限定 レシピデータ)、2: プロセスデータ、3:規格 データ、3A: レシピ名、tk:T.P. 成膜時間、3C: 基準成膜速度 (G.R.)、3D: 評価 基準値、3E: 評価許容範囲、P(P1~Pj~ ~ Km):プロセスパラメータ算出係数。

代理人并理士 山 口 最



-2B

m

≯ 3 ⊠

